

- 機能:
  - NTSC PAL      CIF, QCIF, SQCIF, 4CIF 画素数変換
    - 間引きフィルタ
    - 時間フィルタ
- 規模:
  - 400KG
- 作業:
  - フロントエンド RTL設計、Simulation、論理合成
  - バックエンド CF 作成 バックアノテーション作業

# RGB - YUV 相互変換FPGA・開発例2

- 機能:
  - RGB-YUV変換
  - スピード変換
  - バスブリッジ(PCI-PCI, PCI-LOCAL, PCI-Ether)
- 規模:
  - 200KG
- 作業:
  - RTL設計、Simulation、論理合成、Implementation.