

- 回路図ベース・HDLベース

- VHDL / Verilog

- TOOL:

- ISE Foundation(XILINX)
 - MAXPLUS2(ALTERA)
 - Quattus(ALTERA)

- 開発品種:

- XILINX

- Virtex, Spaltan
 - VirtexII, Spaltan II

- ALTELA

- FLEX10K Sereies
 - FLEX20K Sereies
 - (APEC)

